

Systèmes échantillonnés



Composante
École Nationale
Supérieure
d'Électrotechnique
d'Électronique
d'Informatique
d'Hydraulique
et des
Télécommunications

En bref

- **Code Ametys:** N7EE05B
- **Ouvert aux étudiants en échange:** Oui

Présentation

Objectifs

- décomposition en série de Fourier,
- Cours de SLC1, SLC2 et SLC3: tracés des diagrammes de Bode, Black et Nyquist, calculs de correcteurs linéaires continus, boucles imbriquées et chaînes d'anticipation,
- § calculs élémentaires avec la transformée en z, transformée d'un signal, transformée inverse, théorèmes de la valeur finale, de la valeur initiale, du retard...
- § calculs avec les nombres complexes, résolution d'équation différentielle du 1° et du 2° ordre

Description

1. **Introduction**
2. **Présentation d'un asservissement de vitesse échantillonné :** schéma-blocs, fonctions mises en oeuvre dans une commande numérique.
3. **Influence de la période d'échantillonnage :** influence de la période d'échantillonnage sur la stabilité, effet déstabilisant de l'Echantillonnage/Blocage.

4. **Etude de l'asservissement par l'approximation à un système continu** : définition du système continu équivalent, méthodes d'étude des asservissements échantillonnés, synthèse du correcteur en p , discrétisation de correcteur continu.
5. **Transformée en z** : définition et propriétés, fonctions de transfert discrètes, pôles réels-pôles complexes.
6. **Etude temporelle des systèmes asservis échantillonnés** : étude statique : précision, étude dynamique : stabilité, réponses temporelles.
7. **Critères de choix de la période d'échantillonnage** : critère de Shannon, pôles réels, Pôles complexes, déphasage du à l'échantillonnage/blocage, temps de traitement sur calculateur, problème de la dérivation, influence du bruit, codage des nombres sur microprocesseur.

Réglage expérimental de correcteurs échantillonnés