

Modél. et Dév. de Systèmes industriels : Logique programmée



Composante
École Nationale
Supérieure
d'Électrotechnique
d'Électronique
d'Informatique
d'Hydraulique
et des
Télécommunications

En bref

> **Code Ametys:** N7AE01B

Présentation

Objectifs

Modélisation de systèmes séquentiels à événements discrets. Modélisation et enchaînement fonctionnels. Machine d'Etat et GRAFCET (SFC Sequential Functional Chart). Equations logiques équivalentes et implémentation du code structuré exécutable mono processeur. Technologie des API Automates Programmables Industriels (PLC Programmable Logic Computer).

Description

seances de cours et TD

4 seances de BE pour mise en oeuvre, sur materiel API, logiciels de programmation, partie operatives différents.

Pré-requis obligatoires

logique combinatoire, logique sequentielle, Operating Système, Fonctionnement processeur

