

Automatismes industriels



Composante

École Nationale
Supérieure
d'Électrotechnique
d'Électronique
d'Informatique
d'Hydraulique
et des
Télécommunications

En bref

- **Code Ametys:** N8EE14C
- **Ouvert aux étudiants en échange:** Oui

Présentation

Objectifs

Savoir modéliser et programmer la logique séquentielle sur processeur

Description

Modélisation de systèmes séquentiels à événements discrets. Modélisation et enchaînement fonctionnels. Machine d'Etat et GRAFCET (SFC Sequential Functional Chart). Equations logiques équivalentes et implémentation du code structuré exécutable mono processeur. Technologie des API Automates Programmables Industriels (PLC Programmable Logic Computer).

Pré-requis obligatoires

logique combinatoire, logique séquentielle, Operating Système, Fonctionnement processeur