

# Architecture des Ordinateurs - 1



**Composante**  
École Nationale  
Supérieure  
d'Électrotechnique  
d'Électronique  
d'Informatique  
d'Hydraulique  
et des  
Télécommunications

## En bref

- **Code Ametys:** N5EN03A
- **Ouvert aux étudiants en échange:** Non

## Présentation

---

### Objectifs

- Maîtrise d'un langage de description matérielle
- Savoir analyser et concevoir un circuit combinatoire logique ou arithmétique
- Savoir analyser et concevoir un circuit séquentiel synchrone
- Savoir réaliser un algorithme câblé avec un circuit séquentiel

### Description

- Introduction à la logique booléenne
- Introduction à l'arithmétique binaire : complément à 2, virgule fixe, virgule flottante, opérations arithmétiques de base
- Introduction à l'analyse et la conception de circuits combinatoires logiques et arithmétiques
- Introduction à l'analyse et la conception de circuits séquentiels
- Construction d'algorithmes câblés
- Architecture d'un processeur

---

## Pré-requis obligatoires

Bases de la logique booléenne