

# ARCHITECTURE DES ORDINATEURS



ECTS  
5 crédits



Composante  
École Nationale  
Supérieure  
d'Électrotechnique  
d'Électronique  
d'Informatique  
d'Hydraulique  
et des  
Télécommunications

En bref

> **Code Ametys:** N7EN07

## Présentation

### Objectifs

Le langage VHDL sera présenté par l'intermédiaire d'exemples de composants et on étudiera ses spécificités par rapport des langages logiciels (notion de signal, domaine concurrent). Des exemples de modélisation de composants de difficulté progressive seront développés lors des séances de TD et TP pour arriver à la conception de composants d'un ordinateur (design d'un mini-processeur, UART, hiérarchie mémoire, ...). Une partie de l'enseignement sera aussi consacrée à l'émulation de ces composants par le biais de leur implémentation sur FPGA. Un projet complétera la formation. Dans une deuxième partie, on s'intéressera aux évolutions vers les architectures de multiprocesseurs.

### Liste des enseignements

	Nature	CM	TD	TP	Crédits
Architecture des Ordinateurs	Matière				